

교과목명	디지털공학	교수명	최민
교과목 개요	<p>디지털시스템의 설계 및 해석을 위한 디지털 논리 및 회로 설계 방법을 공부한다. 부울대수, 기본 게이트를 공부하며, 조합 논리회로의 설계 및 해석 방법을 공부한다. 또한 플립플롭, 레지스터, 카운터 등 순차 논리회로를 이해하고, Verilog 를 이용한 설계 방법을 공부하며 자이링스 및 인텔의 합성도구를 통하여 실습한다. 중간고사 이후에는 주교재인 Logic and Computer Design Fundamentals 5th edition, Morris Mano, Pearson, 2016 교재에서 다루는 범위 내에서 디지털 설계 사례를 학습한다.</p>		
학습 목표	<p>- 조합회로 및 순차회로의 분석 설계 능력을 가진다.</p>		
주차별 수업계획서(플립러닝 적용 및 교수-학습 활동)			
주별	수업내용		
1주	Digital Systems and Information		
2주	Combinational Logic Circuits		
3주	Combinational Logic Design		
4주	Combinational Logic Design		
5주	Sequential Circuits		
6주	Sequential Circuits		
7주	Digital Hardware Implementation		
8주	Registers and Register Transfers		
9주	Registers and Register Transfers		
10주	Registers and Register Transfers		
11주	Computer Design Basics		
12주	Computer Design Basics		
13주	Instruction Set Architecture		