

과목명(제목)	(한글) 마이크로프로세서			(영문) Microprocessor		이수구분: 전공선택	
부제목	(한글)			(영문)			
교수프로필	교수명	(한글) 서효중			(영문) Suh Hyo-Joong		
	소속	가톨릭대학교 컴퓨터정보공학부					
	직위	교수					
	전공분야	컴퓨터시스템					
학력사항	서울대학교 컴퓨터공학과 박사(2000)						
연구/경력사항	컴퓨터시스템, 모바일시스템, 클라우드, AI응용시스템 연구 및 교육						
과목개요	마이크로프로세서의 동작 원리를 학습하여, 마이크로프로세서와 입출력장치 하드웨어/소프트웨어의 수행 원리를 이해한다. 또한 최신 저장장치와 메모리 및 마이크로프로세서의 여러 기술에 대해 익힌다.						
강의목표	마이크로프로세서의 명령 수행 과정을 이해하고, 프로그램의 수행 단계별로 프로세서 내부에서 일어나는 일을 확인하며 프로세서 외부의 메모리, 스토리지, 입출력장치에 대한 다양한 스탠다드를 이해하여 차후 마이크로프로세서를 이용한 시스템의 동작을알 수 있도록 한다.						
교재	도서명			출판사	저자	연도	교재여부
	다양한 디바이스 데이터시트			삼성, 마이크론 등	다양		
	순번	년월일	강 의 명		주차강의별 설명		차시유형
	1		마이크로프로세서 01		개요 및 진행내용		대표차시
	2		마이크로프로세서 02		논리기초		대표차시
	3		마이크로프로세서 03		논리기초		추가차시
	4		마이크로프로세서 04		논리기초		추가차시
	5		마이크로프로세서 05		메모리 디바이스 기초		대표차시
	6		마이크로프로세서 06		메모리 디바이스 기초		추가차시
	7		마이크로프로세서 07		SRAM		대표차시
	8		마이크로프로세서 08		SRAM		추가차시
	9		마이크로프로세서 09		DRAM		대표차시
	10		마이크로프로세서 10		DRAM		추가차시
	11		마이크로프로세서 11		DRAM		추가차시
	12		마이크로프로세서 12		SDRAM		대표차시
	13		마이크로프로세서 13		SDRAM		추가차시
	14		마이크로프로세서 14		SDRAM		추가차시
	15		마이크로프로세서 15		SDRAM		추가차시
	16		마이크로프로세서 16		SDRAM		추가차시
	17		마이크로프로세서 17		SDRAM		추가차시
	18		마이크로프로세서 18		SDRAM		추가차시
	19		마이크로프로세서 19		SDRAM		추가차시
	20		마이크로프로세서 20		DDR-SDRAM		대표차시
	21		마이크로프로세서 21		DDR-SDRAM		추가차시
	22		마이크로프로세서 22		DDR-SDRAM		추가차시
	23		마이크로프로세서 23		NOR Flash		대표차시
	24		마이크로프로세서 24		NOR Flash		추가차시
	25		마이크로프로세서 25		NOR Flash		추가차시
	26		마이크로프로세서 26		NAND Flash		대표차시
	27		마이크로프로세서 27		NAND Flash		추가차시
	28		마이크로프로세서 28		NAND Flash		추가차시
	29		마이크로프로세서 29		NAND Flash		추가차시
	30		마이크로프로세서 30		NAND Flash		추가차시
	31		마이크로프로세서 31		메모리 계통도		대표차시
	32		마이크로프로세서 32		One NAND		대표차시
	33		마이크로프로세서 33		One NAND		추가차시
	34		마이크로프로세서 34		Cellular RAM		대표차시
	35		마이크로프로세서 35		Cellular RAM		추가차시
	36		마이크로프로세서 36		Cellular RAM		추가차시
	37		마이크로프로세서 37		HBM		대표차시
	38		마이크로프로세서 38		HBF, SD, MMC		대표차시
	39		마이크로프로세서 39		eMMC, UFS		대표차시