

[강의계획서]

강의개요 및 목적

Digital system 의 Logic Design 설계방법 이해

- Boolean Algebra(Switching Algebra)

- Combinational system 의 Logic Design

- Sequential System 의 Logic Design

교재 및 참고문헌

Fundamentals of Logic Design, latest edition

Charles H. Roth, Jr.

강의진행 방법 및 활용매체

Chapter 별 주요 내용을 PPT 화일로 정리하여 강의 자료로 활용

과제 및 평가방법

- 중간 고사 1 회 25% 반영

- 기말 시험 1 회 40% 반영

- 설계 프로젝트 1 회 실시 15% 반영

- Homework 4 회 이상 10% 반영

- 기타 10% 반영

* 재이수의 경우 금번학기 전체 성적(중간/기말, 프로젝트, homework, 기타)의 90%만을 반영한 후 상대평가 실시

수강에 특별히 참고할 사항

기본 Algebra 이해

[강의내용및 일정]

no	강의 요목 및 수업목표	과제 및 연구문제	교재 및 참고자료	비고
01	Orientation - Introduction to Logic Design of Digital system - Lecture planning Chap 1: Introduction to number system and conversion(1/2)		교재 및 기타 기술자료	
02	Chap 1: Introduction to number system and conversion (2/2) Chap 2: Boolean Algebra		교재 및 기타 기술자료	
03	Chap 3: Boolean Algebra Homework - 주요 연습문제 풀이 #1		교재 및 기타 기술자료	
04	Chap 4: Application of Boolean Algebra Chap 5: Karnaugh Maps (1/2)		교재 및 기타 기술자료	
05	Chap 5: Karnaugh Maps (2/2) Chap 6: Quine-McCluskey Method Homework - 주요 연습문제 풀이 #2		교재 및 기타 기술자료	
06	Chap 8: Combinational Circuit Design (1/2)		교재 및 기타 기술자료	
07	Chap 8: Combinational Circuit Design (2/2)		교재 및 기타 기술자료	
08	중간고사			
09	Chap 9: Multiplexers, Decoders... Homework - 주요 연습문제 풀이 #3		교재 및 기타 기술자료	
10	Logic Design Project - Team build up - Presentation			
11	Chap 11: Latches and Flip-Flops Chap 12: Registers and Counters(1/2)		교재 및 기타 기술자료	
12	Chap 12: Registers and Counters(2/2)		교재 및 기타 기술자료	

	Chap 13: Analysis of clocked sequential circuitis Homework - 주요 연습문제 풀이 #4			
13	Chap 15: Reduction of state tables		교재 및 기타 기술자료	
14	Chap 15: Reduction of state tables		교재 및 기타 기술자료	
15	기말고사			