

강 의 계 획 서

교과목 정 보	교과목명	디지털논리설계		수업년도(학기)	2018/1	
		<input type="checkbox"/> 2학점	<input type="checkbox"/> 3학점			
	소 속	소프트웨어학부		성 명	윤종원	
	강의요일	수		강의시간	오후3-5시	
	강의장소	1공 504호				
교과목 개 요	이 과목에서는 디지털 논리회로의 설계와 해석에 필요한 기본 이론을 배운다. 주요 교과 내용은 부울대수, 논리함수의 표현과 간략화 기법, 상용 논리소자(인코더/디코더, 멀티플렉서, PLD 등), 그리고 플립플롭의 종류 및 동작특성 등이다.					
수업목표	이 과목의 최종 목표는 조합논리회로와 순차논리회로를 설계하고 해석하는 방법을 배우는 것이다.					
교 재	교재명		저자		출판사	
	Fundamentals of Logic Design		Roth		Cengage Learning	
평가방법	중간(%)	기말(%)	출석(%)	퀴즈(%)	수업참여도(%)	기타(%)
	35	35	5	15	5	5
주 강 계 별 의 획	주차	Contents			Exam & 과제	
	Week 1	디지털의 개념과 수 체계				
	Week 2	부울대수 (I)				
	Week 3	부울대수(II)				
	Week 4	Minterm과 Maxterm				
	Week 5	논리함수식의 간략화 I (Karnaugh Map)				
	Week 6	논리함수식의 간략화 II (Tabular Method)				
	Week 7	다중 레벨 게이트 회로				
	Week 8	중 간고사				
	Week 9	상용 소자(멀티플렉서, 디코더, PLD 등)				
	Week 10	래치 회로와 플립플롭(I)				
	Week 11	플립플롭(II) 및 레지스터				
	Week 12	카운터 회로				
	Week 13	순차논리회로 일반적 모델				
	Week 14	순차논리회로의 해석				
Week 15	순차논리회로의 설계					