

강 의 계 획 서

2015학년도 제1학기

교과목명	국 문	마이크로프로세서			
	영 문	Micro Processors			
과목번호-분반	03159-01	이수구분	제1전공선택	시간/학점	3/3
요일 및 시간 (강의실)	월6(D301), 수 4~5(D301)	수강대상		선수과목	컴퓨터구조
담당교수	성 명	연구실	전화번호	E-MAIL	
	서효중	D422			
Web Site			영어강의 유형	해당없음	

1. 교과목 개요

마이크로프로세서의 동작 원리를 학습하여,
마이크로프로세서와 입출력장치 하드웨어/소프트웨어의 수행 원리를 익힌다.
또한 최신 저장장치와 메모리 및 마이크로프로세서의 여러 기술에 대해 익힌다.

2. 강의목표

마이크로프로세서의 명령셋 수행 과정을 이해하고, 프로그램의 수행 단계별로 프로세서 내부에서 일어나는 일을 확인하며
프로세서 외부의 메모리, 스토리지, 입출력장치에 대한 다양한 스탠다드를 이해하여 차후 마이크로프로세서를 이용한 시스템의 동작을 알 수 있도록 한다.
최신 마이크로프로세서의 구조 및 메모리, NAND플래시, NVRAM, SSD 등 기억, 저장장치의 구조와 인터페이스 강의.
입출력장치와 프로세서사이의 통신 및 인터럽트와 DMA에 대한 이해를 포함한다.
강의의 핵심은 프로세서 외부의 메모리 관련 device와 입출력 장치에 대한 이해이다.

3. 강의방법

PPT 슬라이드 배포 및 메모리, NAND, NVRAM, SSD 입출력 인터페이스 자료 배포 및 설명 강의

4. 평가방법

중간고사: 40% 기말고사: 50% 출석 및 과제물: 10%

5. 과제물

6. 실험, 실습계획

없음

7. 관련강의

컴퓨터구조, 논리회로

8. 교재

도서명	출판사	저자	연도	교재여부
ARM, Intel 등 프로세서 데이터 북, 프로그래머 가이드	ARM, INTEL			교재
기타 교재 추후 확정				교재
Samsung, Micron, Hynix 프로그램 데이터북	Samsung, Micron 등			교재

9. 강의일정 및 내용

주	기간	강의내용	참고자료	비고
1	2015-03-02 ~ 2015-03-08	논리회로 기초	논리회로 교재, handout	
2	2015-03-09 ~ 2015-03-15	Digital Circuits		
3	2015-03-16 ~ 2015-03-22	Digital Circuits		
4	2015-03-23 ~ 2015-03-29	Memory Devices		
5	2015-03-30 ~ 2015-04-05	Memory Devices		
6	2015-04-06 ~ 2015-04-12	Microprocessor interfaces		
7	2015-04-13 ~ 2015-04-19	Microcomputer Structure and Operation		
8	2015-04-20 ~ 2015-04-26	중간고사		
9	2015-04-27 ~ 2015-05-03	Microcomputer Structure and Operation		
10	2015-05-04 ~ 2015-05-10	Programming the 68HC11 MPU		
11	2015-05-11 ~ 2015-05-17	Programming the 68HC11 MPU		
12	2015-05-18 ~ 2015-05-24	Input/Output Modes		
13	2015-05-25 ~ 2015-05-31	Input/Output Modes		
14	2015-06-01 ~ 2015-06-07	Interfacing		
15	2015-06-08 ~ 2015-06-14	Interfacing		
16	2015-06-15 ~ 2015-06-21	기말고사		