

강 의 계 획 서

교과목명	논리회로	교강사명	김문현
수강대상대학	전자전기공학부		
수업시간	월[BB]10:30-11:45,수[BB]10:30-11:45		
강의실	[21534] 제1공학관21동 5층 첨단강의실		
개요/진행	디지털 회로의 내부의 정보는 제한된 수의 불연속적인 값으로 표시하는데 이 2진수 시스템을 적용하는 디지털 회로의 설계에서 쓰이는 각종 2진수 시스템의 원리 및 기본도구를 공부하고 각종 디지털 설계 응용에 적합한 여러 가지 방법과 과정을 습득한다.		

▣ 내용

3 월	Number systems and conversion Boolean Algebra Boolean Algebra Applications of Boolean algebra minterm and maxterm expansions 1st midterm
4 월	Karnaugh maps Quine-McCluskey method Multi-level gate circuits NAND and NOR gates 2nd midterm
5 월	Combinational circuit design and simulation using gates Multiplexers, decoders, and programmable logic devices Multiplexers, decoders, and programmable logic devices Latches and flipflops
6 월	Register and counters Analysis of clocked sequential circuits Derivation of state graphs and tables Final exam

▣ 참고문헌

도서구분	도서명	저자	발행년도	출판사
교재	Fundamentals of Logic Design	Roth and Kinney	2010	CENGAGE Learning